

DERS BİLGİLERİ FORMU	
Dersi Açan Fakülte/ Enstitü	Mühendislik Fakültesi
Dersi Açan Bölüm/ Ana Bilim Dalı	Elektrik Elektronik Mühendisliği Bölümü
Dersin Kodu	ELE 263L
Dersin Adı	Sayısal Sistem Tasarımı Laboratuvarı
Öğretim Dili	Türkçe
Dersi Alan Programlar	Elektrik Elektronik Mühendisliği Lisans Programı
Ders Türü	Zorunlu Bölüm Dersi
Dersin Seviyesi	Lisans
AKTS Kredisi	2
Ön Koşullar	-
Dersin İçeriği	İkili mantık, mantık kapıları, kapı seviyesinde sadeleştirme, birleşik mantık, eşzamanlı sıralı mantık, kaydediciler ve sayaçlar, bellek ve programlanabilir mantık, kaydedici ,iletim seviyesi, eşzamansız sıralı mantık
Dersin Amacı	ELE263 dersindeki kavramları laboratuvarında sınamak ve öğrenmek.
Dersin Kazanımları	Verilog öğrenmek. Verilog ile tasarım.
Ders Kitabı ve/veya Kaynaklar	M. M. Mano and M. D. Ciletti, Digital design, 4th ed. ISBN 0-13-198924-3, Pearson Educat., 2007.
Değerlendirme Ölçütleri	Katkı payı
	Devam
Laboratuvar	20%
Uygulama	
Alan Çalışması	
Ödev	
Sunum	
Projeler	
Seminer	
Ara Sınavlar	50%
Quiz	
Final	30%
Toplam	100%

Ders Planı	Tartışılacak/ İşlenecek Konular
1. Hafta	XILINX ISE WEBPACK 10.1 kurulumu
2. Hafta	Mantık kapıları ve ISE webPACK kullanımı
3. Hafta	Mantık kapıları
4. Hafta	Boolean fonksiyonları
5. Hafta	Kanonik biçimler
6. Hafta	Standart biçimler
7. Hafta	Birleşik mantık-I
8. Hafta	Birleşik mantık-II
9. Hafta	Bellek birimleri
10. Hafta	Eşzamanlı sıralı mantık-I
11. Hafta	Eşzamanlı sıralı mantık-II
12. Hafta	Eşzamanlı sıralı mantık-III