

DERS BİLGİLERİ FORMU	
Ders Açan Fakülte/ Enstitü	Mühendislik Fakültesi
Ders Açan Bölüm/ Ana Bilim Dalı	Bilgisayar Mühendisliği
Dersin Kodu	BİL 264L
Dersin Adı	Sayısal Sistem Tasarımı Laboratuvarı
Öğretim Dili	Türkçe
Ders Alan Programlar	Bilgisayar Mühendisliği Lisans Programı
Ders Türü	Zorunlu Bölüm Dersi
Dersin Seviyesi	Lisans
AKTS Kredisi	2
Ön Koşullar	Yok
Dersin İçeriği	İkili mantık, mantık kapıları, kapı seviyesinde sadeleştirme, birleşik mantık, eşzamanlı sıralı mantık, kaydediciler ve sayaçlar, bellek ve programlanabilir mantık, kaydedici ,iletim seviyesi, eşzamansız sıralı mantık
Dersin Amacı	BİL 264 dersindeki kavramları laboratuvarında sınamak ve öğrenmek.
Dersin Kazanımları	Verilog öğrenmek. Verilog ile tasarım.
Ders Kitabı ve/veya Kaynaklar	M. M. Mano and M. D. Ciletti, Digital design, 4th ed. ISBN 0-13-198924-3, Pearson Educat., 2007.
Değerlendirme Ölçütleri	<b>Katkı payı</b>
Devam	
Laboratuvar	
Uygulama	
Alan Çalışması	
Ödev	
Sunum	
Projeler	
Seminer	
Ara Sınavlar	60%
Quiz	
Final	40%
<b>Toplam</b>	<b>100%</b>

Ders Planı	Tartışılacak/ İşlenecek Konular
<b>1. Hafta</b>	XILINX ISE WEBPACK 10.1 kurulumu
<b>2. Hafta</b>	Mantık kapıları ve ISE webPACK kullanımı
<b>3. Hafta</b>	Mantık kapıları
<b>4. Hafta</b>	Boolean fonksiyonları
<b>5. Hafta</b>	Kanonik biçimler
<b>6. Hafta</b>	Standart biçimler
<b>7. Hafta</b>	Birleşik mantık-I
<b>8. Hafta</b>	Birleşik mantık-II
<b>9. Hafta</b>	Bellek birimleri
<b>10. Hafta</b>	Eşzamanlı sıralı mantık-I
<b>11. Hafta</b>	Eşzamanlı sıralı mantık-II
<b>12. Hafta</b>	Eşzamanlı sıralı mantık-III